



Analog Devices is a **world leader** in the design, manufacture, and marketing of a broad portfolio of high performance analog, mixed-signal, and digital signal processing (DSP) integrated circuits (ICs) used in virtually all types of electronic equipment. Since our inception in 1965, we have focused on solving the engineering challenges associated with signal processing in electronic equipment. Used by over 60,000 customers worldwide, our signal processing products play a fundamental role in converting, conditioning, and processing real-world phenomena such as temperature, pressure, sound, light, speed, and motion into electrical signals to be used in a wide array of electronic devices. We focus on key strategic markets where our signal processing technology is often a critical differentiator in our customers' products, namely the industrial, automotive, communications, and consumer markets.

Placená odborná studentská praxe ve společnosti Analog Devices v Irsku

Co a kde

Nabízená studentská praxe bude podle dohodnuté práce probíhat v pobočce Analog Devices v Limericku nebo v Corku v Irsku, kde je umístěna část polovodičové výroby, velké návrhářské centrum a zákaznická podpora.

Praxe je v délce 6 až 12 měsíců, nástup se předpokládá v lednu nebo únoru 2016. Po dobu praxe zůstává zájemce studentem FEKT VUT. Je upřednostňován delší pobyt, aby se student stačil řádně rozkoukat a pak odvést práci na konkrétním opravdovém projektu.

Odborné zaměření

Náplň práce je podle konkrétní pozice a oddělení:

- návrh a simulace CMOS polovodičů a elektronických obvodů,
- testování a měření prototypů nových součástek v laboratořích,
- návrh a odlaďování demonstračních aplikací – návrh plošných spojů, software C, LabView, atd.

Tři konkrétní nabízená témata jsou v příloze níže.

Náklady a mzda

Analog Devices uhradí studentovi cestovní náklady na jednu cestu z ČR tam a jednu zpět, poskytne zdarma ubytování po příjezdu do Irsku v hotelu B&B na první 2 týdny, po dobu praxe student dostává mzdu v sazbě €350 za týden, mzda se vyplácí vždy jednou za 2 týdny.

Podmínky

Podmínkou je, že adept má statut studenta. To znamená, že bude absolvovat prodlouženou odbornou praxi, která je součástí studia. Student tedy vůbec nepřerušuje studium. Analog Devices upřednostňuje studenty 4. ročníku FEKT (tj. 1. ročníku magisterského studia na FEKT). Konkrétní podmínky studia po dobu praxe lze prodiskutovat a dohodnout s panem proděkanem Prof. Hanusem.

Přínos

Studenti mohou očekávat velmi zajímavou pracovní zkušenost v prostředí velké mezinárodní firmy, v našem případě i zkušenost pobytu v zahraničí a vylepšení angličtiny.

Požadavky

Od studentů je samozřejmě požadována velmi dobrá komunikativní znalost angličtiny (formální jazyková zkouška není potřeba), profesní orientace na obory, ve kterých ADI pracuje - tedy zejména mikroelektronika a analogové elektronické obvody, radioelektronika a v neposlední řadě též intenzivní pracovní nasazení a nadšení pro praxi.

Nabízené pozice

Pozice jsou pro studenty letošního prvního ročníku magisterského studia a jsou různorodé: od mikroelektronického návrhu, přes měření, návrh aplikací – demo systémů, embedded software v C, software v LabView, až po vyloženě softwarové pozice v CAD:

Design

Design engineers are designing the circuits of the semiconductor components, which is the core Analog Devices business.

The design areas include general components, such as A/D or D/A converters, precision or high speed amplifiers, voltage references, radio transmitters, as well as some more integrated application specific circuits for industrial, automotive, medical, communications, consumer and other markets.

The co-op students are typically starting with learning the design environment and tools, then performing some verifications and simulations, and as they progress, they may be tasked to participate in design or optimization of some circuit blocks, and also documenting the design and results.

Applications

Applications engineers are the technical interface between Analog Devices customers and designers.

Applications engineers discuss with customers in details their future needs and help to define new components to be designed. Applications engineers also create collateral to support customers in using the Analog Devices components, such as datasheets, application notes, evaluation systems or demo systems.

The co-op students are typically involved designing the evaluation and demo systems hardware (schematics, choice of components, PCB design, debugging and measurement) and software (for example embedded C, LabView and other tools), and also documenting the design and results.

Test

Test engineers work on designing and debugging test algorithms and methods for automated component tester. The test is used for pre-production and production testing.

The co-op students are typically involved in designing, debugging and verifying specific methods or algorithm that later create part of the test board or test program, and also processing data and documenting the methods and results.

Evaluation

Evaluation engineers work on characterization and debugging of new semiconductor components prior their mass production. This involves using a wide range of laboratory measurement equipment, such as power supplies, precision calibrators, oscilloscopes, spectrum analyzers, and other specific equipment depending on the type of the components.

The co-op students are typically involved in measuring some specific property or performance of the component, or designing, debugging and verifying specific measurement methods, and also processing data and documenting the methods and results.

Očekávání

Firma od studentských praxí očekává hlavně potenciální nábor talentovaných pracovníků, které již měla možnost sama prověřit.

Konkurz

Každý zájemce elektronicky pošle svůj anglický **motivační dopis** a stručný anglický **strukturovaný životopis** E-mailem na vrbar@feec.vutbr.cz **nejpozději do 25.11.2015**. Pak bude ve spolupráci s Analog Devices proveden předvýběr a všichni uchazeči budou informováni o jeho výsledku. Vybraní uchazeči potom ve vybraném čase začátkem listopadu absolvují **telefonicky pohovor** přímo s pracovníky Analog Devices. **Vše písemně i ústně bude v angličtině.**

Kontakt na fakultě

Prof. Ing. Radimír Vrba, CSc., Ústav mikroelektroniky, FEKT VUT, Technická 10, Brno, vrbar@feec.vutbr.cz, tel. 541 146 161 nebo v naléhavých případech mobil 603 885 940.

RV, 19.11.2015